



Fak. 5: **Technologien und Prozesse der Mikroelektronik**

Fak. 7: **Design und Fertigung Mikro- und Nanoelektronischer Systeme**

Blockseminar für das **WS23/24**

Zeit: 11. - 13. Oktober 2023 jeweils 9 - 17 Uhr

Ort: IMS CHIPS, Allmandring 30A, 70569 Stuttgart-Vaihingen

Agenda

Mittwoch 11.10.2023

- 09:00 1. Mikroelektronik verändert die Welt
Spitzentechnologie im ständigen Wandel
- 10:15 2. Vom elektronischen System zur Siliziumstruktur I
- 11:30 2. Vom elektronischen System zur Siliziumstruktur II
- 12:30 *Mittagspause*
- 13:30 3. Lithografie I
- 15:15 3. Lithografie II
- 17:00 A. Hausarbeiten + Prüfungsablauf

Donnerstag 12.10.2023

- 09:00 4. Wafer-Prozesse I: Herstellung Silizium-Wafer
- 10:45 4. Wafer-Prozesse II: Dotierung und Oxidation
- 12:30 *Mittagspause*
- 13:30 4. Wafer-Prozesse III: Schichterzeugung
- 15:15 4. Wafer-Prozesse IV: Ätzung
- 17:00 B1. Technologieführung

Freitag 13.10.2023

- 09:00 5. I: CMOS-Gesamtprozess
- 10:15 5. II Prozesskontrollen und neue Prozesse
- 11:30 6. Aufbau- und Verbindungstechnik (AVT)
- 12:30 *Mittagspause*
- 13:30 7. Test mikroelektronischer Schaltungen
- 14:45 8. Qualität und Zuverlässigkeit
- 16:00 B2. Technologieführung

Direkte **Anmeldung** mit Studiengang / Abschluss und Matrikel Nr. ist **erforderlich!** Vergabe der begrenzten Teilnehmerplätze erfolgt nach zeitlichem Eingang der Anmeldungen:

Anmeldung bei **E. Futterer** +49 711 21855-260 per Email an: **efu@ims-chips.de**

